AW-CU485

IEEE802.15.4 Wireless Microcontroller Zigbee 3.0 Stamp LGA Module

<u>Reference Design Guide</u>

Rev. A

Revision History

Version	Revision Date	Description	Initials	Approved
A	2020/10/19	● **Initial Version**	Shihhua Huang	N.C. Chen

Reference Schematic

	U2	NXP	
RSTN	30 — 30	1 — 1	LB
PIO_21_SPIFI_IO1	29 — 29	2 — 2	LA
PIO_20/SPIFI_IO2	28 — 28	3 — 3	PIO_0/SPI1_SCK
PIO_19/SPIFI_IO0	27 — 27	4 — 4	PIO_1/SPI1_MISO
PIO_18/SPIFI_CLK	26 — 26	5 — 5	PIO_2/SPI1_MOSI
PIO_17/SPIFI_IO3	25 — 25	6 — 6	PIO_3/SPI1_SSELN0
VDD	24 — 24	7 — 7	PIO_4/PWM4-PU
	23 — 23	8 — 8	PIO_5/ISP_ENTRY
	22 — 22	9 — 9	PIO_6/PWM6-PD
	21 — 21	10 — 10	PIO_7/PWM7-PD

PIO_16/SPIFI_CSN
PIO_15/ADC1
PIO_14/ADC0
PIO_13/SWDIO

PIO_8/USART0_TXD
PIO_9/USART0_RXD
PIO_10/I2C0_SCL
PIO_11/I2C0_SDA
PIO_12/SWCLK